



МИНИСТАРСТВО ПРОСВЕТЕ, НАУКЕ И ТЕХНОЛОШКОГ РАЗВОЈА
РЕПУБЛИКЕ СРБИЈЕ
ЗАЈЕДНИЦА ЕЛЕКТРОТЕХНИЧКИХ ШКОЛА РЕПУБЛИКЕ СРБИЈЕ



ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ
ИЗ
ЕЛЕКТРОНИКЕ

ЗА УЧЕНИКЕ ТРЕЋЕГ РАЗРЕДА

ПИТАЊА И ЗАДАЦИ

број задатка														
1	2	3	4	5	6	7	8	9	10	11	12	13	14	Укупно бодова
број бодова														
3	3	4	3	3	6	10	10	12	11	11	9	7	8	100
-1	-1	-2	-1	-1										-6

мај 2024.



УПУТСТВО (ОБАВЕЗНО ПРОЧИТАТИ!)

Питања и задаци су припремљени у складу са наставним програмима предмета Електроника I и Електроника II.

Провера знања траје 120 минута. При раду такмичари могу да користе само прибор за писање и лични калкулатор.

Одговор на питање, односно решење постављеног задатка треба писати читко, обавезно на месту које је за то предвиђено.

Учесници такмичења самостално дају одговоре на питања и решавају постављене задатке. За време рада мора да влада тишина. Такмичар који не поштује ова правила биће дисквалификован и удаљен са такмичења.

За свако питање и задатак дат је број бодова на насловној страни. Највећи могући укупан број бодова је 100.

САВЕТИ

Свако питање и задатак треба пажљиво прочитати да бисте разумели шта се захтева.

Уколико нисте потпуно сигурни који од предложених одговора на постављено питање треба заокружити, таква питања треба оставити без одговора. Тако се не добијају бодови „на срећу”, али се сигурно избегавају негативни бодови.

Није мудро да се дуго задржавате на питањима и задацима код којих, у датом тренутку, не можете са сигурношћу да одредите тачан одговор, односно да сагледате решење постављеног задатка. Усредсредите се на питања и задатке који следе. Након тога, преостало време посветите решавању задатака које сте „прескочили”.

Срећно!

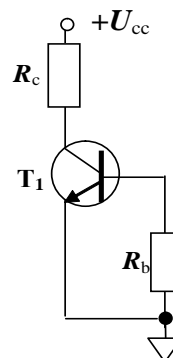
ЕЛЕКТРОНИКА

ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

1. За појачавач са заједничким емитором важи:
- струјно појачање приближно 1, велика улазна отпорност, мала излазна отпорност;
 - велико напонско појачање, мала улазна отпорност, велика излазна отпорност;
 - напонско појачање приближно 1, велика улазна отпорност, мала излазна отпорност;
 - није понуђен тачан одговор.

2. Како негативна повратна спрега утиче на појачање појачавача?
- Смањује појачање у односу на основно појачање појачавача без повратне спреге.
 - Повећава појачање у односу на основно појачање појачавача без повратне спреге.
 - Повратна спрега не утиче на појачање појачавача.

3. Транзистор приказан на слици ради у:
- активном режиму,
 - засићењу,
 - закочењу,
 - инверзном активном режиму.



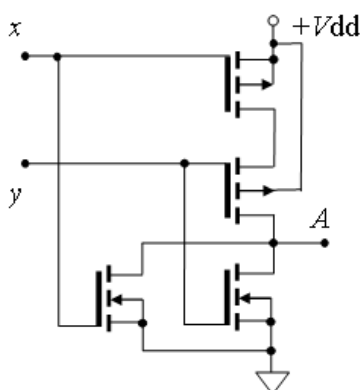
4. Униполарни JFET транзистори су при напону $V_{GS} = 0V$ (напон гејт-сорс):
- проводни,
 - непроводни,
 - зависи да ли је у питању N - канални или P – канални JFET.

ЕЛЕКТРОНИКА

ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

5. У поређењу са Шотки-диодама, напон прага вођења силицијумских диода које садрже PN-спој је:
- мањи,
 - приближно једнак,
 - већи,
 - није понуђен тачан одговор

6. а) Која логичка функција је реализована колом са N- каналним и P-каналним MOSFET транзисторима, које је приказано на слици ?
- б) Написати логички израз за реализовну функцију.
- в) Попунити таблицу истинитости. Напон од 0 V означити са 0, а напон +VDD са 1.



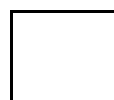
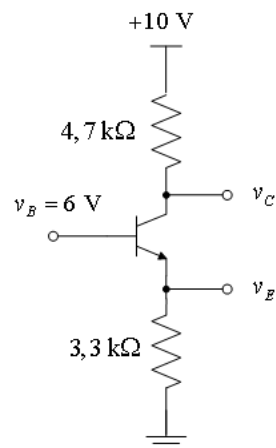
x	y	A



ЕЛЕКТРОНИКА

ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

7. Анализирати коло на слици и одредити напоне на емитеру, колектору и струје базе, емитера и колектора. Сматрати да су параметри транзистора $\beta_F = 100$, $V_{CES} = 0,2 \text{ V}$ и $V_{BE} = 0,7 \text{ V}$

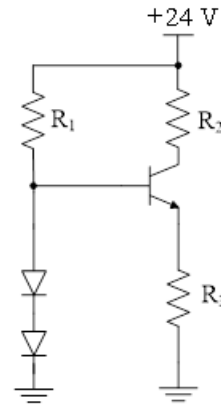




ЕЛЕКТРОНИКА

ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

8. За транзистор у колу на слици важи $\beta_F \rightarrow \infty$, $V_{CES} \approx 0 \text{ V}$ и $V_{BE} = 0,7 \text{ V}$, диоде су истих карактеристика где важи $V_D = 0,7 \text{ V}$, док су вредности отпорника у колу $R_1 = 10 \text{ k}\Omega$, $R_2 = 8,2 \text{ k}\Omega$ и $R_3 = 1 \text{ k}\Omega$. Одредити струју колектора транзистора.



ЕЛЕКТРОНИКА

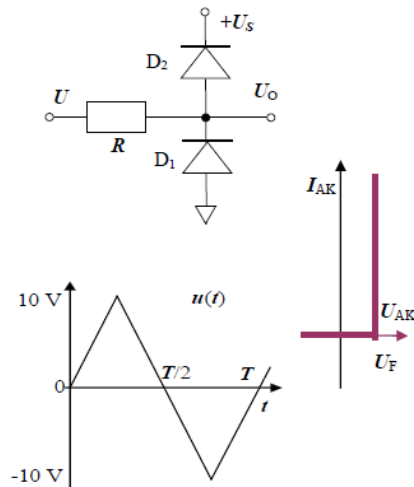
ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

9. За коло приказано на слици одредити:

а) општи израз за вредност напона $U_O(U)$ под претпоставком да се карактеристике диода D_1 и D_2 могу представити дијаграмом приказаним на слици.

б) нацртати карактеристику преноса, $U_O(U)$

в) нацртати дијаграм таласног облика излазног напона, ако је $U_S = 5\text{ V}$, напон прага диоде поларисане у пропусном смеру, $U_F = 1\text{ V}$, а улазни напон има симетричан троугаони таласни облик амплитуде 10 V .

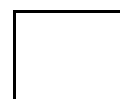




ЕЛЕКТРОНИКА

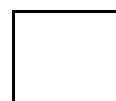
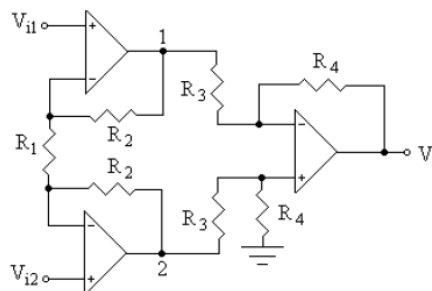
ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

10. Нацртати спој два PNP транзистора који је еквивалентан једном PNP транзистору.
Одредити параметре еквивалентног транзистора:
- појачање струје од базе до колектора β
 - напон база- емитор U_{EB}





11. Израчунати излазни напон V_0 у колу са слике, под претпоставком да су коришћени идеални операциони појачавачи.

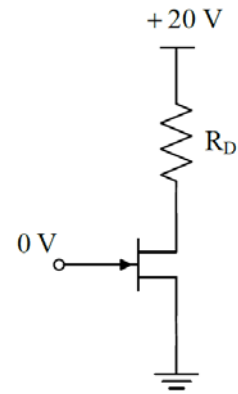




ЕЛЕКТРОНИКА

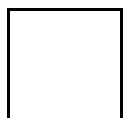
ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

12. Колико износи напон V_{DS} за коло на слици, ако је познато $V_{GSoff} = -4\text{ V}$, $I_{DSS} = 10\text{ mA}$ и $R_D = 470\ \Omega$? У ком режиму ради транзистор? Ако се отпорност отпорника R_D повећа 10 пута, да ли долази до промене режима рада транзистора?





13. Нацртати шему појачавача са заједничким сорсом.





ЕЛЕКТРОНИКА

ДВАДЕСЕТОСМО РЕГИОНАЛНО ТАКМИЧЕЊЕ, мај 2024.

14. Нацртати шему која се састоји од 2 кола за интегралне која су раздвојена појачавачем појачања $A=1$. Извести израз за преносни однос нацртане шеме на високим учестаностима.

